

Targeting static and dynamic workloads with a reconfigurable VLIW processor

Hoozemans, Joost

DOI

[10.4233/uuid:c3be6373-f4f2-4865-b3f0-750bfb17871e](https://doi.org/10.4233/uuid:c3be6373-f4f2-4865-b3f0-750bfb17871e)

Publication date

2018

Document Version

Final published version

Citation (APA)

Hoozemans, J. (2018). *Targeting static and dynamic workloads with a reconfigurable VLIW processor*. [Dissertation (TU Delft), Delft University of Technology]. <https://doi.org/10.4233/uuid:c3be6373-f4f2-4865-b3f0-750bfb17871e>

Important note

To cite this publication, please use the final published version (if applicable). Please check the document version above.

Copyright

Other than for strictly personal use, it is not permitted to download, forward or distribute the text or part of it, without the consent of the author(s) and/or copyright holder(s), unless the work is under an open content license such as Creative Commons.

Takedown policy

Please contact us and provide details if you believe this document breaches copyrights. We will remove access to the work immediately and investigate your claim.

Propositions

accompanying the dissertation

Targeting static and dynamic workloads using a reconfigurable VLIW processor

by

Joost J. Hoozemans

1. Fine-grained adaptable processors are able to match program characteristics more closely.
2. Dynamic processors can improve static schedulability.
3. 'Classical' computer architecture is no longer the center of the universe.
4. When implementing a concept: the quality of the implementation determines the results. When simulating a concept: the assumptions determine the results.
5. Despite technological ease of sharing designs, code and data, scientific reproducibility in our field is still zero.
6. Context is of equal importance as presentation and content (Victor Hugo: Nothing is stronger than an idea whose time has come)
7. The number of published papers is increasing exponentially, but the average paper title length stays equal. At some point, it will be challenging to find a paper title that is not yet in use.
8. Ease of programming is inversely proportional to code quality.
9. A surprisingly large part of a computer engineer's work consists of drawing squares and arrows on a whiteboard.
10. 'Undefined' is worse than 'broken'.

These propositions are regarded as opposable and defensible, and have been approved as such by the promotor prof. dr. K. L. M. Bertels.

Stellingen

behorende bij het proefschrift

Targeting static and dynamic workloads using a reconfigurable VLIW processor

door

Joost J. Hoozemans

1. Hoogfrequent adaptieve processoren kunnen programmakaracteristieken nauwsluitender volgen.
2. Dynamische processoren kunnen statische schedulability verbeteren.
3. 'Klassieke' computer architectuur is niet meer het middelpunt van alle belangstelling.
4. Bij het implementeren van een concept bepaalt de kwaliteit van de implementatie de resultaten. Bij het simuleren ervan bepalen de aannames.
5. Het aantal gepubliceerde artikelen neemt exponentieel toe, maar de lengte van de titels blijft gelijk. Uiteindelijk wordt het een uitdaging om een titel te bedenken die nog niet in gebruik is.
6. Context is even belangrijk als presentatie en inhoud (naar Victor Hugo: Niets is sterker dan een idee waarvoor de tijd rijp is).
7. Ondanks de technologische mogelijkheden voor het delen van code, ontwerpen en data, is de reproduceerbaarheid in ons vakgebied nog steeds nul.
8. Hoe makkelijker programmeerbaar, hoe lager de code kwaliteit.
9. Een verassend groot deel van het werk van een computer engineer bestaat uit het tekenen van vierkanten en pijlen op een whiteboard.
10. 'Ongedefinieerd' is erger dan 'stuk'.

Deze stellingen worden oponeerbaar en verdedigbaar geacht en zijn als zodanig goedgekeurd door de promotor prof. dr. K. L. M. Bertels.